

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

09-116443

(43)Date of publication of application: 02.05.1997

(51)Int.CI.

H03M 13/00 H04L 1/00 H04L 27/00

(21)Application number: 07-297714

(71)Applicant: JRCTOKKIKK

(22)Date of filing:

20.10.1995

(72)Inventor: SEINO KAZUYA

(54) METHOD AND CIRCUIT FOR ERROR DETECTION AND CORRECTION IN UNDERWATER DATA TRANSMISSION

(57)Abstract:

PROBLEM TO BE SOLVED: To perform the syndrome exclusive OR operation and the syndrome Hamming weight exclusive OR operation even at the time of erronous reception of plural data in one transmission message. SOLUTION: Two 4-word-data blocks obtained by cyclic encoding are taken out, and a two-word primary parity is added to each block, and the primary parity is determined by syndrome operation, and this primary parity is regarded as two-word data, and respective constituting words of data blocks are mixed to generate data blocks each of which consists of 6 words. A two-word secondary parity is added, and the secondary parity is determined by syndrome operation, and a message is modulated as a transmission unit by an ultrasonic wave and is transmitted from a transmitter plural times; and a receiver re-edits each data block constituting the reception message, which is transmitted plural times, at each time of reception and subjects this data block to syndrome operation to detect and correct the error of the reception data block.

LEGAL STATUS

[Patent number]

[Date of request for examination]

20.10.1995

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Date of registration]

13.02.1998

2744961

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平9-116443

(43)公開日 平成9年(1997)5月2日

(51) Int.Cl. ⁸		識別記号	庁内整理番号	FΙ		技術	術表示箇所
H 0.3 M	13/00			H03M	13/00		
H04L	1/00		•	H04L	1/00	В	
	27/00				27/00	В	

審査請求 有 請求項の数5 FD (全 22 頁)

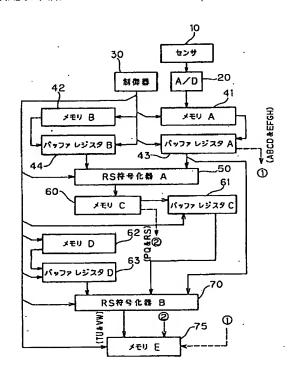
	- 1	· · · · · · · · · · · · · · · · · · ·
97714	(71)出願人	390011095
995)10月20日		ジェイ・アール・シー特機株式会社 神奈川県横浜市港北区新吉田町781番地
	(72)発明者	情野 和弥 神奈川県横浜市港北区新吉田町781番地ジ ェイ・アール・シー特機株式会社内
		995) 10月20日

(54) 【発明の名称】 水中データ伝送における誤り検出・訂正方法及び回路

(57)【要約】

【課題】従来、1伝送メッセージ中に複数のデータが誤って受信された場合、シンドローム排他論理和演算及びシンドローム・ハミング重さ排他論理和演算ができなかった。

【解決手段】巡回符号化した4語のデータ・ブロックを2個取出し、各々に一次パリティ2語を付加し、シンドローム演算し、一次パリティを決定し、この一次パリティを各々2語のデータとみなし、データ・ブロックの各構成語を混合して新たに各々6語で構成するデータ・ブロックを作成し、さらに二次パリティ2語を付加してシンドローム演算し、二次パリティを決定し、メッセージを伝送単位として超音波で変調して該メッセージを複数回送信機から発信し、受信機では、複数回の受信メッセージを構成するデータ・ブロックごと及び各回ごとに再編集し、各回毎の該データ・ブロックをシンドローム演算し、受信データ・ブロックの誤りを検出し訂正するようにした。



【特許請求の範囲】

【請求項1】水中データ伝送における送信データの誤り 検出・訂正方法において、ディジタル化した伝送メッセ ージを任意の語数毎に分割し、当該構成語をRS符号化 した一次データ・プロックを作成し、該一次データ・ブ ロックのうち連続する2つの一次データ・ブロックを取 り出し、各々に一次パリティ 2 語を付加し、各々シンド ローム演算を実行することにより前記一次パリティ値を 決定し、次に、該一次パリティを各々1語のデータとみ なして、前記2つの一次データ・ブロックの構成語を混 合して2分割することにより、2つの二次データ・ブロ ックを作成し、各々に二次パリティ2語を付加し、各々 シンドローム演算を実行することにより二次パリティ値 を決定した当該2つの二次データ・ブロックを伝送単位 とし、該伝送単位毎に超音波で変調して複数回送信機か ら水中発信し、以後継続して前記分割した信号ブロック を2つづつ取り出し、前記と同様の方法で各々伝送単位 毎に所要の伝送単位の伝送が終了するまで水中発信し、 受信機では、前記複数回受信した二次データ・ブロック を前記伝送単位毎に編集し、該編集したデータを相互比 20 較し、全データが同一のときはそのデータ・ブロックに 誤り無しと判定し、異なるときには一次パリティによる エラー・シンドローム演算を実行し、さらに2語以上の 誤りがあるときは、二次パリティによるエラー・シンド ローム演算を実行し、当該データ・ブロックの構成語の 真値を算出して訂正し、以後、順次後続の伝送単位につ いても同様な方法により実行することを特徴とする水中 ディジタル・データ伝送における誤り検出・訂正方法。

【請求項2】請求項1に記載された誤り検出・訂正方法において、一次パリティが付加された2つのデータ・ブロックの構成語を混合して2分割する手段として、1のデータ・ブロックの構成語の任意の半数と他の1の構成語の任意の半数とを均等に分割した後、さらに前記データ・ブロックの各々に二次パリティを付加することを特徴とする水中ディジタル・データ伝送における誤り検出・訂正方法。

【請求項3】請求項1又は請求項2に記載された誤り検出・訂正方法において、複数回受信したデータ・ブロックから成る受信メッセージをバッファメモリに各組毎に、行又は列に前記データ・ブロックにおける各ブロックが交互に並ぶようにマトリックス状に配列して格納し、読み出しし、順次後続する伝送単位についても同様な方法により格納及び読み出しを実行することを特徴とする水中ディジタル・データ伝送における誤り検出・訂正方法。

【請求項4】請求項1、請求項2又は請求項3に記載の 誤り検出・訂正方法に係る送信機において、データを格 納するメモリAとハミング重さを格納するメモリBと前 記データと前記ハミング重みとからシンドローム演算を 実行して、一次パリティを決定するRS符号化器Aと、 当該演算により求めた2つのデータ・ブロックを格納するメモリCと、前記2つのデータ・ブロックとメモリDに格納したハミング重みとによりシンドローム演算を実行し二次パリティを決定するRS符号化器Bと、当該演算により求めた2つのデータ・ブロックを格納するメモリEと、これらのデータの動作を制御する制御部とを備えたことを特徴とする送信信号処理回路。

【請求項5】請求項1、請求項2又は請求項3に記載の 誤り検出・訂正方法に係る受信機において、マトリック ス状に格納された2つのデータ・プロックとメモリに格 納されているハミング重みとからエラー・シンドローム 演算を実行し、伝送単位毎に複数回伝送された前者のメ モリのマトリックス配列を比較し、奇数列又は偶数列の 各データが同一の場合には、誤り無しとし、異なる場合 には後者の一次エラー・シンドローム演算により求めた 数値より誤り語の検出又はハミング距離から誤り語に対 する真値の算出によって訂正し、さらに不明の場合は二 次エラー・シンドローム演算により検出訂正を行う誤り 検出部と、これらのデータの動作を制御する制御部とを 備えたことを特徴とする受信信号処理回路。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、海水等を媒体とし、搬送波として超音波を使用した水中ディジタル・データ伝送において、伝送メッセージに巡回符号を用いてエラー・シンドローム演算をすることにより伝送されたメッセージ中の誤りデータを受信機で構成データの比較、一次パリティ及び二次パリティによるエラー・シンドローム演算によって検出し訂正する方法及びその回路に関する。

[0002]

【従来の技術】水中に設置したデータ送信機に装備されたセンサ等から得た水中の環境状況、例えば、水温、水圧、潮流等のアナログ情報を超音波により海上へ伝達するには、一般的に、ディジタル・データ伝送により行われている。このディジタル・データ伝送は、上記のアナログ情報をディジタル・データに変換し、超音波の周波数を変位変調する方法(FSK)又は位相を変位変調する方法(PSK)により水中の送信機から海上に設置された受信機に向けてデータを発信するディジタル・データ伝送方法である。

【0003】しかし、送信されるデータは、送信時には 正しいものであっても、伝搬中における水中の環境、例 えば、雑音や水温の変化等の外乱により、又は受信機に おいて、機械的、人為的な要因で、受信した信号に誤り が発生する場合がある。

【0004】このような場合には、送信時の真のデータと受信データとが一致せず、水中の情報が正確に受信機へ伝達できない問題が生ずる。

0 【0005】この問題を解決する方法として、受信デー

タの誤りを自動的に検出し、訂正する方法が考えられ、 最近では、CIRC (Cross Interleved Reed Solomon Code) を利用した方法が用いられている。

【0006】以下、このCIRCを利用したデータ伝送の誤り検出及び訂正方法について説明する。

【0007】この受信データの誤り検出・訂正方法は、 巡回符号として後述するガロア有限体GF(2ⁿ)(2 進数 n ビット)で表現されるRS符号(Reed Solomon C ode)を用いたもので、数個の語(データ)から成るデ ータ・ブロック中に1語のみ誤りデータがある場合に、 その誤りデータを検出し訂正する方法である。

【0008】まず、送信機において、所定の伝送メッセージを伝送効率のよい長さ、即ち、数個の語から成るデータ・プロック単位に分割し、その伝送データ・メッセージを構成する最小単位を1語(データ)として構成し、その1語は2進数 n ビットで構成する。この1伝送データ・プロックに対し、自己検査符号として、2語のパリティを付加し、この1伝送メッセージの総合排他論理和演算(XOR)が0となるようにパリティの値を決定する。このパリティをデータに加味して新たなデータ・プロックが構成される。なお、後述するがこの演算方法は一般に「シンドローム演算」と呼ばれている。

【0009】この新たな1データ・ブロックから成る構成語は、ガロア有限体GF(2ⁿ)(2進数nビット)で表し、最終的にこの1伝送メッセージを伝送単位として水中の送信機から発信される。

【0010】受信機では、この受信データ・ブロックについて、送信の場合と同様な排他論理和演算(XOR)を実行し、その結果から誤りビットを検出し、真の送信*

*データを得ようとするものである。ここで用いられる排 他論理和演算 (XOR) は後述するが一般に「エラー・ シンドローム演算」と呼ばれているものである。

【0011】以下、シンドローム演算及びエラー・シンドローム演算方法について具体的なモデルによる数値例により説明する。

【0012】ただし、一般的に伝送データは、2進数8 ビット又は16ビット、すなわち、GF(2^8)又はG F(2^{16})等で演算処理が行われるが、説明を簡易にす るため、伝送データを2進数4ビットGF(2^4)によって表現した例によって説明する。

【0013】ここで、送信又は受信においてデータ値を表す個々のピットには、加入又は脱落の発生がなく、演算及びデータ処理は正確に同期がとれているものとして説明する。

【0014】また、数式の演算において「+」記号は、 各ビットのモジュロ2演算、即ち、排他論理和演算(X OR)を示している。

【0015】上記のCIRCにおけるRS符号では、ある任意の多項式に対して、次の既約多項式G(x)を定義している。

【0016】 $G(x) = X^4 + X^3 + 1$ ここで、G(x) = 0 とする代数方程式の根を α とすると、 $G(\alpha)$ は、

 $G(\alpha) = \alpha^4 + \alpha^3 + 1$ として表される。

【0017】ある多項式 $P(\alpha)$ が既約多項式 $G(\alpha)$ で割り切れるとすれば0、割り切れないとすれば、余剰の多項式となる。例えば、 $P(\alpha)=\alpha^{7}$ の場合、

$$P(\alpha)/G(\alpha) = \alpha^{7} / (\alpha^{3} + \alpha^{2} + \alpha + 1)$$

$$= (\alpha^{4} + \alpha^{3} + 1) (\alpha^{3} + \alpha^{2} + \alpha + 1) + (\alpha^{2} + \alpha + 1)$$

$$= (\alpha^{2} + \alpha + 1)$$

$$\alpha^{7} = \alpha^{2} + \alpha + 1$$

今、 $\alpha = 2$ すなわち(0010)を原始元(基準値)と すれば、 α ¹ は次のようにガロア有限体GF(2²)で 表すことができる。

【0018】 $\alpha^7 = 7$ (0111) = $\alpha^2 + \alpha + 1$ このように、Xを2 (0010) とする原始元として定義すれば、ガロア有限体GF (24) のすべての値は、

GF (24) (2進数4ビット)で表示され、表1に示すべき乗数及び多項式表現によって表すことができる。 これらによって表された、表1に記載した符号がRS符号である。

[0019]

【表1】

R S 符号(その1)

16進数 表 現	元 GF(2*)	べき乗数	多項式表現
32 192			
0 .	0000	0	0
1	0001	1	1
2	0010	Х	· x
3 .	0011	X ²	X 2
4	0100	X 3	Х3
5	0101	X4.	X3 + 1
6	0110	X 5	X ³ +X+1
7	0111	X ª	X3+X2+X+1
8	1000	Χ ⁷	X 2 + X + 1
9	1001	X ª	X3+X2+X
10	1010	Х.	X 2 + 1
1 1	1011	Χιο	X3 +X
1 2	1100	XII	X3+X2 +1
13	1101	Xiz	X + 1
14	1110	X13	X2+X
15	1111	X14	X 2 + X 5

表1「RS符号(その1)」を使用した誤り検出及び訂 正方法を具体的に例を挙げて説明する。

【0020】今、表1「RS符号(その1)」により、 伝送データを

A; 1 (0001),

 $B; X^{14} (1111),$

C; X6 (0111),

D; 0 (0000)

の4語を送信する場合、2語の未知パリティP及びQをこの4語に付加し、次の2つの排他論理和(XOR)伝 40送代数方程式及びハミング重さ乗算(HW-XOR)の 伝送代数方程式を作成し、PとQを未知数とする連立方程式を解く。

【0021】なお、この連立方程式の解法が送信時のパリティを決定する場合に「シンドローム演算」といい、受信時のデータ誤り情報を得る場合に「エラー・シンドローム演算」という。

[0022]

【数1】

$$\begin{bmatrix} 0 \\ 0 \\ 0 \end{bmatrix} = \begin{bmatrix} 1 & 1 & 1 & 1 & 1 & 1 \\ & & & & & \\ X^* & X^* & X^* & X^* & X & 1 \end{bmatrix} \begin{bmatrix} A \\ B \\ C \\ D \\ P \\ Q \end{bmatrix}$$

上記式1から

【数2】

$$\begin{bmatrix} \mathbf{D} \\ \mathbf{D} \end{bmatrix} = \begin{bmatrix} \mathbf{X}_1, & \mathbf{X}_2, & \mathbf{X}_{13}, & \mathbf{X} \\ \mathbf{X}_4, & \mathbf{X}_4, & \mathbf{X}_{13}, & \mathbf{X} \end{bmatrix} \begin{bmatrix} \mathbf{Y} \\ \mathbf{Y} \\ \mathbf{Y} \\ \mathbf{Y} \\ \mathbf{Y} \end{bmatrix}$$

式2が成立し、

【数3】

$$P = X^{13} \times 1 + X^{0} \times X^{14} + X^{7} \times X^{0} + X^{12} \times 0$$

$$= X^{13} + X^{20} + X^{13} = X^{20}$$

$$= X^{5} (0110)$$

【数4】

Q = X⁷ × 1 + X⁸ × X¹⁴ + X¹³ × X⁶ + X × 0 = X⁷ + X²³ + X¹⁹ = X⁷ + X⁷ + X⁴ = X⁴(0101)

式3及び式4が導かれる。以上の計算からP及びQが決定され、最終的な伝送メッセージは、次のデータ・プロックとなり、以下の順序で送信データとして送信機から発信される。

[0023]

 $A = 1 \quad (0001)$,

 $B = X^{14} (11111)$,

 $C = X^6 \quad (0111)$.

D = 0 (0000),

 $P = X^5$ (0110),

 $Q = X^4 \quad (0101)$

この送信データに対して、受信機では、以下のようにデータ a, b, …… q を受信し、下線で示す c データに誤りがあったと仮定する。しかし、この時点では、受信データに誤りが有るか否かは不明である。

[0024]

a = 1 (0001),

 $b = X^{14} (1111)$.

 $c = 0 \quad (0000)$

 $d = 0 \quad (0000)$

 $p = X^5$ (0110),

 $q = X^4 \quad (0 \ 1 \ 0 \ 1)$

受信機では、送信データに対応して、以下の式5のような排他論理和 (XOR) S1及びハミング重さ排他論理和演算 (HW-XOR) S2を実行する。

[0025]

【数5】

$$\begin{bmatrix} S & 1 \\ S & 2 \end{bmatrix} = \begin{bmatrix} 1 & 1 & 1 & 1 & 1 & 1 \\ & & & & & \\ X^{5} & X^{4} & X^{3} & X^{2} & X & 1 \end{bmatrix} \begin{bmatrix} a \\ b \\ c \\ d \\ p \\ q \end{bmatrix}$$

*式5より、S $1 = 1 + X^{14} + 0 + 0 + X^5 + X^4$

 $=X^6$

 $S 2 = X^5 1 + X^4 X^{14} + X^3 0 + X^2 0 + X X^5 + X^4$

 $= X^2 + 1$

 $= X_{9}$

従って、S2/S1=X9/X6=X3を得る。

【0026】これは、後述するように、誤りデータがなければS2/S1は0であるが、 $S2/S1=X^3$ から受信データの中のcデータに誤りがあり、誤っているc70 データに対する真のCデータからの変位量、即ち、ハミ

 γ ークに対する其のし、一クからの変征量、即ら、ハミング距離はS1= X^6 から6ビットであることが認められる。よって、cの真値Cは次のようにして求めることができる。

[0027]

 $C = c + X^6$

=0+(0111)

 $=X^{6}(0111)$

以上のように、受信データのエラー・シンドローム演算 の結果から誤りデータ及び送信の真値データを判定する ことができるのは、次の論理に基づくものである。即 ち、パリティを含む受信データa, b, c, d, p及び qのそれぞれの誤りをそれぞれEa, Eb, Ec, Ed, Ep及びEqと仮定すれば、送信データとの間には 次の関係がある。

[0028]

a = A + E a

b = B + E b

c = C + E c

d = D + E d

p = P + E p

q = Q + E q

従って、シンドローム演算は次の式 6 及び式 7 となる。

[0029]

【数6】

S1 = (A + Ea) + (B + Eb) + (C + Ec) + (D + Ed)+ (P + Ep) + (Q + Eq)= (A + B + C + D + P + Q) + (Ea + Eb + Ec + Ed + Ep + Eq)= Ea + Eb + Ec + Ed + Ep + Eq

【数7】

 $S2 = X^{5}(A + Ea) + X^{4}(B + Eb) + X^{3}(C + Ec) + X^{2}(D + Ed)$ + X(P + Ep) + (Q + Eq)= $X^{5} \times Ea + X^{4} \times Eb + X^{3} \times Ec + X^{2} \times Ed + X \times Ep + Eq$

ここで、S1とS2の結果から「誤りが1データでのみである。」と仮定すれば、次の(1)から(7)までの結果が得られる。即ち、

ない。

【0030】(2) $S2=X^5$ S1 であれば、受信データaに誤りがある。

(1) S2=S1=0であれば、受信データに誤りが 50 【0031】(3) S2=X4 S1であれば、受信デ

ータbに誤りがある。

【0032】 (4) S $2=X^3$ S 1 であれば、受信データ c に誤りがある。

【0033】(5) S2=X² S1であれば、受信データdに誤りがある。

【0034】(6) $S2=X^1$ S1であれば、受信パリティpに誤りがある。

【0035】 (7) S2=X⁰ S1=1S1であれば、受信パリティqに誤りがある。

【0036】以上の説明を要約すれば次のことがいえる。

【0037】受信データに誤りがないならば、排他論理和S1及びハミング重さ排他論理和S2は共に0である。

【0038】もし、受信データに誤りがあれば、S1及びS2は、Xⁿ及びXⁿとなる。

【0039】よって、S2/S1=Xn/Xm=Xn-mの 指数(n-m)は、構成データM(A, B, C....... …)の誤りデータが伝送順序の逆順番の位置にあること を示している。

【0040】次に、S1=Em=X^mで表せるから、X^m は誤り受信データのハミング距離を示している。従っ て、誤りデータの真値は次式で得られる。

[0041]

M (A, B, C, ……) = m (a, b, c……) + S 1 よって、前述した具体例の誤りデータの判定は次のとおりとなる。

【0042】 $S2/S1=X^{9}/X^{6}=X^{3}$ ……Cに誤りがある。

【0043】S1=Ec=X⁶ ·············ハミン 30 グ距離 (誤値からの変位量)

C = c + E c

= c + S 1

 $= 0 (0000) + X^{6} (0111)$

以上のように、従来のCIRCによればRS符号を用いて、送信すべきデータにパリティを2語付加し、エラー・シンドローム演算により、受信データの誤りを検出し訂正を行うことができる。

[0044]

【発明が解決しようとする課題】しかしながら、従来のRS符号による誤り検出及び訂正方法は、1データ・ブロックに、1データのみの誤りがあるという前提で成立するものであるが、現実においては、1伝送メッセージ中に複数のデータが誤って受信される場合も発生する。その場合には、シンドローム排他論理和演算(XOR)及びシンドローム・ハミング重さ排他論理和演算(HWーXOR)の連立方程式が成立せずエラー・シンドローム演算をすることができない。そのため、どの語に誤りが生じているのか等を判定することは困難であった。従って、誤りの有無については、受信機で経験則等により

受信したデータに誤りが有るか否かを有る程度判断し、 誤りを発見した場合には送信機に再度同じデータを送信 要求する等により対応していた。

10

【0045】なお、深海での海洋資源、地殻変動など人が立ち入ることが困難な海域での無人自動計測やロボット計測によるデータ伝送では、受信機の再確認又は再送信の要求に観測側が臨機応変に対応できないのが一般である。

【0046】このような自然の海水等を伝送媒体とする 不安定な水中超音波データ伝送においては、いかに短時 間に多くのデータを送信するかという伝送効率よりも伝 送データの確実性及び信頼性が要求される。

【0047】一般的には送受信の信頼性の向上を図るほど伝送効率(単位時間内に送受信可能なデータ数)が低下する傾向があるが、水中データ超音被伝送における特性として、環境外乱や雑音の影響を受けやすく、空中における電磁波伝送及び有線伝送に比較し信号伝搬速度が極端に遅いため(水中超音波速度1500m/s,空中電磁波速度3×108m/s)、訂正、確認、問い合わせ再送信をした場合には時間がかかる問題点がある。従って、1回の送受信で訂正等の生じない確実な信頼性のある伝送方法が要求される。

【0048】本発明は、1伝送ブロックにバースト誤り (複数データが連続又は継続して誤り発生)等の誤りが あっても、その誤りを検出し訂正をすることができる方 法及び回路を提供することを目的とする。

[0049]

【課題を解決するための手段】本発明は上記問題点を解決するためになされたもので、従来の伝送データの誤り信号の検出、訂正方法として用いられているRS符号によるパリティのエラー・シンドローム演算式を利用し1 伝送メッセージ中に複数の誤りが生じてもその検出・訂正ができるようにしたものである。

【0050】具体的には、まず、従来と同様に巡回符号によるディジタル信号に符号化した4語で構成するデータ・ブロックを2個取り出し、それぞれに一次パリティ2語を付加し、各データ・ブロックのシンドローム演算がそれぞれゼロとなるようにこの一次パリティを決定する

【0051】次に、この一次パリティをそれぞれ2語のデータとみなし、データ・ブロックの各構成語を混合して新たにそれぞれ6語で構成するデータ・ブロックを作成し、これらの各データ・ブロックにさらに二次パリティ2語を付加して各データ・ブロックのシンドローム演算の結果がゼロとなるようにこの二次パリティを決定する。この2個のデータ・ブロックで構成するメッセージを伝送単位として、超音波で変調して該メッセージを複数回繰り返し送信機からディジタル・データとして水中発信する。

50 【0052】受信機では、複数回受信した受信メッセー

ジを構成するデータ・ブロックごと及び各回ごとに再編集し、各回毎の該データ・ブロックについてエラー・シンドローム演算を実行し、受信したデータ・ブロックの各構成語及び各パリティに誤りがあるか否かを検出し、誤りが認められた場合にはその語の真値を算出して訂正するようにしたものである。

[0053]

【発明の実施の形態】以下、本発明に係る水中データ伝送における誤り検出・訂正方法及び回路の実施の形態について以下に詳細に説明する。/

【0054】なお、本発明の一形態では理解を容易にするためガロア有限体GF(24)で表す4データを1ブロックとする伝送方法を例にとって説明する。

【0055】伝送メッセージは、以下のように構成する。まず、従来と同様に伝送データを信号ブロックに分割し、分割された1ブロックを巡回符号によるディジタル信号に符号化した4語で構成するデータ・ブロック Λ とし、このデータ・ブロック Λ 1及び Λ 2の2ブロックを取り出し、それぞれに一次パリティ2語を付加したデータ・ブロック Σ 1及び Σ 2のシンドローム演算がそれ 20 ぞれゼロとなるようにこの一次パリティを決定する。

【0056】次に、この一次パリティをそれぞれ2語のデータとみなして、データ・ブロック Σ 1及び Σ 2の各構成語を混合して2分割し、新たにそれぞれ6語で構成するデータ・ブロックを作成し、さらに、そのデータ・ブロックのそれぞれに、二次パリティ2語を加えて各データ・ブロックを Π 1及び Π 2のシンドローム演算がゼロとなるように二次パリティを決定し、この Π 1及び Π 2を Π 12として1伝送単位とする。

【0057】従って、この場合1伝送単位のデータ・ブロックは8語のデータと4語のパリティから構成されることになる。

【0058】 この1伝送単位を、超音波で変調して4回繰り返し送波器からディジタル・データとして水中発信する。/

【0059】受信機では、4回受信した受信メッセージをデータ・プロック Π 12として各繰り返し回ごとに再編集し、各回ごとのこのデータ・プロック Π 12についてエラー・シンドローム演算を実行し、データ・ブロック Π 12の各構成語及び各パリティに誤りが有るか否か 40を検出し、誤りがある場合にはデータの真値を算出し訂正するようにしたことを特徴とするものである。

【0060】本発明の一形態では、受信データはエラー・シンドローム演算による誤り検出が容易なように、8列8行マトリックスのメモリに後述する所定の配列に従って記憶させる。/

【0061】これは、バースト誤りが発生しても正確に 誤りを検出するために、連続受信データが1組のデータ ・ブロックに集中させないで、受信回数の異なるデータ が相互に組み合わされるように、受信時間が近接したデ ータの分散を図り、同一種のデータの相互比較を容易に するためにするものである。/

【0062】伝送データはパリティを含めて16語から 構成される2組の送信メッセージであり、組立て語順に したがつて4回繰り返して伝送しているため、受信機で は、受信データをデータの組み立て順序に従って、8列 8行のマトリックス・メモリに8語ごとに同一列に並べ て記憶させれば、奇数列と偶数列語とに共通データが交 互に同一行に並ぶこととなる。

【0063】もし、ここで誤りデータが存在しないとするならば、偶数列及び奇数列ごとに同じデータ値で埋まることとなる。/

【0064】 エラー・シンドローム演算のため、データ・ブロックを構成するデータ選定として、1列おき毎の行に並ぶ同種のデータ値が等しければその中のいずれのデータを取り出し、違っていれば同じ行で、同じ値を示す多数の方のデータを取り出し、エラー・シンドローム演算が0となるようなデータを選び出す。

【0065】もし、シンドローム演算の心値が存在しない場合は、従来技術で説明したように1語誤りとして、エラー・シンドローム演算により誤り語及びハミング距離から真値を算定する。その演算結果で、該当する誤り語を訂正し、再度シンドローム演算を行い0値を確認する。

[6066]

【表4】

6 データ真値判定評価表

パリティ評価値	データ真値
EQi/ESi	, , , , iii
X.	Ai=ai+Eqi Ei=ei+Eri
X4	B i = b i + E q i F i = f i + E r i
X*	Ci=oi+Eqi Gi=gi+Eri
Χ²	Di=di+Eqi Hi=hi+Eri
х	Pi=pi+Eqi Ri=ri+Eri
1	Qi=qi+Eqi Si=si+Eri

(注) 添付記号 i はデータ・ブロックの番号

表4に示すように、S2/S1が一次パリティでX6以上(二次パリティの時はX8以上)の場合は、誤りデータ2語以上で検出不能と判断する。誤り検出不能が発生した場合は二次パリティによるエラー・シンドローム演算を実行する。

【0067】以上の操作によって、データの真値が得られない場合は、全てのデータ組合わせによって、一次及び二次パリティについてエラー・シンドローム演算を実

20

行し、表5によって判定する [0068]

【表5】

8 データ真値判定評価表

パリティ評価値	データ真値					
EU i / EW i						
X,	Ai=ai+Eti Ei=ei+Evi					
x•	F 1 = f i + E t i B i = b i + E v i					
X۰	C i = c i + E t i G i = g i + E v i					
x٠	H i = h i + E t i D i = d i + E v i					
x,	P i = p i + E t i R i = r i + E v i					
x,	S j = s i + E t i Q i = q i + E v i					
х	Vi=vi+Eti Ti=ti+Evi					
1	W i = w i + E t i U i = u i + E v i					

(注) 添付記号 | はデータ・ブロックの番号

1伝送単位の中に2データ以上の誤り、かつ、バースト 誤りであっても、誤りデータの位置及び真の送信データ の検出・訂正を可能とするものである。

【0069】具体的な例により、本発明の一形態の演算 方法について説明する。

【0070】先に説明したGF(24)について表1 「RS符号表 (その1)」を表2「RS符号表 (その 2) | に示すように、べき乗数に合致させるように改善 したものである。

[0071]

【表1】

【表 2】

14 R S 符号(その 2)

16進数	元	べき乗数	多項式設現			
表 現	GF(24)	**************************************	J. M. M. M. M.			
ó	0000	0	0			
1	0001	1	1			
2	0010	х	х			
3	0100	Х*	X1			
4	1000	Xª	X3			
5	1001	X4	X3 +1			
6	1011	Xª	X* +X+1			
7	1111	Xª	X*+X*+X+1			
8	0111	Χ'	X*+X+1			
9	1110	X º	X*+X*+X			
10	0101	X.	X* +1			
1 1	1010	Χιο	X* +X			
12	1101	Χ··	X*+X* +1			
1 3	0011	X 18	X+1			
14	0110	X13	X*+X			
15	1100	X14	X 3 + X 2			

表2「RS符号表(その2)」は、従来の表1「RS符 号表 (その1)」に示すGF (24) について、演算を 容易にするため多項式表示のGF(24)(元)とビッ ト位置とが一致するように作成したものであり、以後の 説明には、表2「RS符号表(その2)」を用いて説明 する。

【0072】また、既約多項式は、従来技術に述べたも のと同じく次式とする。

 $[0073]G(X) = X^4 + X^3 + 1 誤りを検出するた$ め、送信すべきデータ・ブロックを2組設け、そのうち の1つをA1 (A, B, C, D) とする伝送データ・ブ ロック、他の1つをΛ2 (E, F, G, H) とする伝送 データ・ブロックとする。/

【0074】マトリックス演算式8及び式9に示すよう に、前者に未知の一次パリティP, Qを加えたΣ1

(A, B, C, D, P, Q) とする6語のデータ群から 40 なる排他論理和 (XOR) と、これにハミング重みを付 加した排他論理和 (XOR) の代数方程式をそれぞれ O とする2種のシンドローム演算式の連立方程式を解き、 一次パリティP、Qの値を決定する。

【0075】同様に、後者のデータ群に未知の一次パリ ティR, Sを加えた Σ2 (E, F, G, H, R, S) と するデータ群から同様な演算で一次パリティR、Sをそ れぞれ決定する。

【0076】その結果で得たP, Q, R, Sの4語の一 次パリティとA, B, C, D, E, F, G, Hの8語の 50 データを混成し、マトリックス演算式10及び式11に

示すように、それを 2 分割した語群 (E, B, G, D, R, Q及びA, F, C, H, P, S) にそれぞれ未知の 二次パリティT, U及びV、Wを加味した各 8 語 Π 1 (E, B, G, D, R, Q, T, U) 及び Π 2 (A, F, C, H, P, S, V, W) のデータ・ブロックの排 他論理和とそれにハミング重みを付加した排他論理和 *

* (HW-XOR) をそれぞれ0とする2種のシンドローム演算式から、連立方程式を解き、二次パリティT, U及びV、Wを決定する。以上の演算プロセスを以下のマトリックス演算式8で示す。

16

[0077]

【数8】

以上の関係式からそれぞれ連立方程式を解けば、一次パリティが次の式9のとおり決定される。/

※同様に、一次パリティP, Q及びR, Sをそれぞれデータ1語として混成信号群から

【数10】

[0078]

【数9】

$$\begin{bmatrix} P & R \\ Q & S \end{bmatrix} = \begin{bmatrix} X^{13} & X^{6} & X^{7} & X^{15} \\ X^{7} & X^{6} & X^{13} & X \end{bmatrix} \begin{bmatrix} A & E \\ B & F \\ C & G \\ D & H \end{bmatrix}$$

式10が成立し、以上の関係式からそれぞれ連立方程式 を解けば、二次パリティが次式11のとおり決定され

★【0079】 【数11】

以上の演算結果から得た8語のデータと8語のパリティから成る16語をGF(24)で表現し1単位の伝送メッセージとして、次の送信順序(左のVからスタートし右のQへ)で4回繰り返して伝送する。/

[0080] Π 12= (V, U, A, $\stackrel{f}{F}$, C, H, P, S, T, W, E, B, G, D, R, Q)

以下、本発明の実施の形態に係る送信機における信号処理について詳細に説明する。ここで、図1は、本発明の

実施の形態に係る送信機における信号処理部の構成を示す概要図である。

【0081】図1に示すように、制御部30は、この制御部30から発信するクロック信号で同期信号及び制御命令を発し、装置の各構成部分の同期及び動作を制御するものである。/

【0082】をンサ10は、海中の環境情報に関する物理量をアナログ値で計測するもので、A/D変換20に

よりディジタル・データ量、即ち、データ A 1 (A、B、C、D) 及び A 2 (E、F、G、H) をGF (24) の 2 進数 4 ピットの形式で読み取り、メモリ A 4 1 に記憶させる。/

【0083】メモリB42には、式9で分かるように一次パリティP、Q、R及びSの算定に必要なハミング重さ (X¹³、X⁶、X⁷、X¹²) 及び (X⁷、X⁸、X¹³、X) が記憶されている。

【0084】次の命令で、先頭データAはバッファ・レジスタA43を経由してRS符号化器A50へ伝達される。同様に、先頭のハミング重さX¹³はバッファ・レジスタB44を経由してRS符号化器A50へ伝達される。バッファ・レジスタA43及びB44は、当該メモリにデータの入出が発生しても当該メモリの内部変動を抑圧緩衝のために挿入したものである。

【0085】RS符号化器A50の構成は、図2に示すように、式9の演算式を実行し、パリティP, Q及びR, Sを算出する機能を備えている。

【0086】図2は、図1のRS符号化器Aのブロック図であり、一次パリティ算定のために使用される排他論 20理回路(XOR)及びハミングを付加するための排他論理回路(HW-XOR)の実行、即ち、シンドローム演算を実行するための構成を示している。

【0087】図2のRS符号化器50は、乗算器51、 排他論理和回路(XOR)52及びラッチ回路(前回データ演算結果と新規データ入力演算結果の加算保持回 路)53から構成され、制御部30からの制御命令で動作する

【0/090】次に、二次パリティT,U及びV,Wを演算するために、メモリD62にはこれらパリティのハミング重さ(X、 X^{11} 、 X^{13} 、 X^{6} 、 X^{7} 、 X^{12}) 及び(X^{12} 、 X^{14} 、 X^{7} 、 X^{8} 、 X^{13} 、X)が事前に記憶されている。よって、RS符号化器B70には制御部30からの指令で、バッファ・レジスタA43からデータ(E、B、G、D)が、バッファ・レジスタC61からパリティ(R、Q)が、バッファ・レジスタD63からこれらに同期して二次パリティのハミング重さ(X、 X^{11} 、 X^{13} 、 X^{6} 、 X^{7} 、 X^{12})が読み出されてくる。

【0091】続いて、同様にデータ(A、F、C、H)と一次パリティ(P、S)が、また、これに同期して、パリティのハミング重さ(X^{12} 、 X^{14} 、 X^7 、 X^8 、 X^{13} 、X)が読み出されてくる。

18

【0092】図3は、図1のRS符号化器Bのブロック図であり、二次パリティ算定のために一次パリティをも加味した排他論理演算(XOR)及びハミング付加排他論理演算(HW-XOR)を実行するための構成を示したものである。

【0093】図3に示すRS符号化器B70の構成は、RS符号化器A50の乗算器51の入力位置にゲート回路71を設けた他は全く同様である。ゲート回路71はバッファ・レジスタA43からデータを、同時に、バッファ・レジスタC61から一次パリティ(P、Q)の両者を同時刻に取り込むため、取り込み順序が前後したり、微小時間差があっても、同期を設定するために設けたものである。RS符号化器B70は、式11のマトリックス演算式を実行し、二次パリティT、U、V及びWを算出する。

【0094】よって、各メモリに記憶されている8語のデータ(メモリA)、4語の一次パリティ(メモリC)及び4語の二次パリティ(メモリD)は、伝送メモリ(メモリE)に集められ、次のVからスタートしてQまでの伝送順序で伝送メッセージが作成される。 【0095】 II 12 {V, U, A, F, C, H, P, S, T, W, E, B, G, D, R, Q} 繰り返し伝送回

S, T, W, E, B, G, D, R, Q} 繰り返し伝送回数は、重複伝送による伝送データの冗長性及び信頼性を上げると共に、バースト誤りに対処するためであるが、反面、伝送効率が低下するので、空中の有線及び無線伝送などには難点があるが、水中伝送では媒体による信号伝搬速度が遅く、信号が環境外乱の影響を受け易いことで、伝送速度よりもメッセージ内容の確実性が要求される場合には極めて有効である。

【0096】上記の伝送データはメッセージの態様によって、伝送内容の余裕時間、データの信頼性、忠実性及び重要性の要求度から、また、データ内容の質、伝送媒体の特性、伝送の手段環境状況などから決定されるものである。

【00/97】以上の伝送データの作成を具体例で数値モデルをもって説明する。

【0098】所定の伝送データがセンサ10で感知され A/D変換器20で次のようなGF(24)の様式のデ ジィタル・データに変換され、メモリA41に記憶され たとする。

[0099]

第1データブロック (Λ1)

 $A = 1 \quad (0 \ 0 \ 0 \ 1)$

 $B = X^6 \quad (1 \ 1 \ 1 \ 1)$

 $C = X^7 \quad (0 \ 1 \ 1 \ 1)$

50 D = 0 (0000)

```
20
                    19
                                              *X12 (0011)
第2データブロック(Λ2)
                                               Qのハミング重さ
E = X^{9} (0101)
                                               X7 (0111)
F = X^{12} (0011)
G=1 \quad (0001)
                                               X^8 (1110)
                                               X^{13} (0 1 1 0)
H = X^3 (1000)
メモリB42には、ハミング重さが次の順序で既にロー
                                               X^1 (0010)
                                               これらは、制御指令でバッファ・レジスタA43及びB
ドされている。
                                               44を経由し、RS符号化器A50へ伝達され、次の一
[0100]
Pのハミング重さ
                                               次パリティを算出する演算(表2を参照)が実行され
                                            10 る。その結果はメモリC60にロードされる
X^{13} (0 1 1 0)
                                                [0101]
X^6 (1111)
X' (1111)
                   P = X^{13} \times 1 + X^{6} \times X^{6} + X^{7} \times X^{7} + X^{12} \times 0 = X^{3} + 1
                    =X^{4}(1001)
                   Q = X^7 \times 1 + X^8 \times X^6 + X^{13} \times X^7 + X \times 0 = X^7 + X^{14} + X^5
                    = 0 (0000)
                   R = X^{13} \times X^{9} + X^{6} \times X^{12} + X^{7} \times 1 + X^{12} \times X^{3} = X^{3} + 1
                    =X^{4}(1001)
                   S = X^7 \times X^9 + X^8 \times X^{12} + X^{13} \times 1 + X \times X^3 = X^2 + 1
                    =X^{13}(0110)
次に、RS符号化器B70において、二次パリティの算
                                             ※して一次パリティR、QがメモリC60から読み出さ
出演算を実行し、その結果はメモリE75にロードされ
                                               れ、次式の二次パリティT及びUを算出(表2を参照)
る。即ち、メモリA41からバッファ・レジスタA42
                                               し、メモリE75に記憶させる。
                                                [0102]
を経由して、混成データE、B、G、Dが、これに同期※
                   T = X^{1} \times X^{9} + X^{11} \times X^{6} + X^{13} \times 1 + X^{6} \times 0 + X^{7} \times X^{4} + X^{12} \times 0
                    =X^{9}(0101)
                   U = X^{12} \times X^{9} + X^{14} \times X^{6} + X^{7} \times 1 + X^{8} \times 0 + X^{13} \times X^{4} + X^{1} \times 0
                    =X^{7}(0111)
次の指令で、同様に、混成データA、F、C、Hが、こ
れに同期して一次パリティP及びSが読み出され、二次 30 【0103】
パリティV及びWを算出し、メモリE75に記憶させ ★
                   V = X^{1} \times 1 + X^{11} \times X^{12} + X^{13} \times X^{7} + X^{6} \times X^{3} + X^{7} \times X^{4} + X^{12} \times X^{13}
                    =X^{9} (0101)
                   W = X^{12} \times 1 + X^{14} \times X^{12} + X^{7} \times X^{7} + X^{8} \times X^{3} + X^{13} \times X^{4} + X^{1} \times X^{13}
                    =X^{7} (0111)
よって、1単位の伝送単位データ・プロックΠ12とし
                                               E = X^9 \quad (0101).
て、次の順序でデータ8語、パリティ8語をGF
                                               B = X^6 (1111),
 (24) 形式のディジタル・データ群として上から順番
                                               G = 1
                                                       (0001),
                                                       (0000),
に伝送する
                                               D = 0
                                            40 R = X^4 (1001),
[0104]
                                               Q = 0
                                                       (0000)
V = X^9 \quad (11110)
                                               図4は、本発明の実施の形態に係る送信機における周波
U=X^7 (0111)
                                               数の変調及び送信をするための構成を示した図であり、
A = 1
       (0001)
                                               図1で説明した伝送データ・プロックを伝送準備用メモ
F = X^{12} (0011),
                                               リE75から取り出し、ディジタルRS信号の「1」及
C = X^7 (0111),
                                               び「0」に応じて、周波数30kHzの搬送周波数F1
H = X^3 (1000),
                                               及び周波数32kHzの搬送周波数F2を変調し、電力
P = X^4 (1001),
                                               増幅の後、海中に発射する動作を説明するための構成を
S = X^{13} (0 1 1 0),
                                               図示したもので、伝送信号の超音波周波数への変調及び
T = X^9 (0 1 0 1),
```

 $W = X^7 (0111)$,

50 電力増幅、水中発信するための構成の概要を示してい

る。

【0105】図4に示す伝送メモリE75において、伝送メッセージ及び伝送順序が確定したならば、伝送メッセージは制御部30の指令でバッファ・レジスタ76を経由して周波数変調器80へ伝達される。周波数変調器80には搬送周波数F1及び搬送周波数F2の周波数発振器A81a及び周波数発振器B81bが付加されており、伝送メッセージが媒体中の伝搬に必要な周波数に変調される。

【0106】周波数変調器80はGF(24)の様式 (表2のRS符号(その2)参照)で表示される伝送信号「0」をF1周波数(30kHz)に、また、「1」の伝送信号をF2周波数(32kHz)に変調する。変調がなされたデータ信号は、増幅器82で所要の電力まで増幅した後、送波器83で超音波の音響信号に変換し、海水を媒体として超音波を発信する。この際、送波器83から、同一伝送単位データ・ブロックの信号をそれぞれ4回繰り返し発信する

【0107】図5は、本発明の実施の形態に係る受信機における周波数弁別器及び信号処理部に関する受信デー 20 タ・ブロックの信号判定のためのシンドローム演算の機能を説明するための説明図である

【0108】図5に示すように、海水を媒体として伝送される超音波の音響信号を受波器100で受信し電気信号に変換される。受信信号は、GF(24)様式2進数4ビットを1語とする16語が伝送単位データ・ブロックとして、4回繰り返して伝送されてくる。増幅器110では受信信号を所要の電気量まで増幅して、周波数弁

別器 1 2 0 へ入力される。周波数弁別器 1 2 0 では、2 種のフィルタの作用で受信周波数を F1 (3 0 k H z) と F2 (3 2 k H z) に分別することで、「0」と

22

「1」信号に変換する。

【0109】発信時を示す同期信号は、送信機からデータ伝送に微小時間先行し送られ、また、照合用同期信号は、データ信号の繰り返しごとに送信されてくるが、周波数弁別器120で検出分岐され同期信号発生部130へ伝達される。同期信号発生部130は、この信号を受け、送信機に同期した受信機内部のクロック信号を発信し、制御器140に入力され、受信機のシステム・トリガとして動作し、受信機を構成する増幅器110等へ指令又は制御トリガを送り、装置のシステム動作を発動させ、かつ、関連構成部の同期をとっている。

【0110】「0」と「1」に信号変換され、周波数弁別器120から出力される2進数4ビットを1語とする16語で構成された1単位の伝送単位データ・ブロック(受信単位データ・ブロック)は、信号処理部150へ送られる。信号処理部150は、図6に示す構成となっており、メモリA151にロードされる。

【0111】図6は、図5の受信機の信号処理部についての動作を説明するための動作説明図である。4回の繰り返しで伝送される受信データは、メモリA151に伝達され受信順序に応じて表3に図示する特殊のパターンでマトリックス番地に記憶されて行く。

[0112]

【表3】

信号処理部メモリAの記憶

(0)	(8)	(16)	(24)	(32)	(40)	(48)	(56)
v 0	t 0.	v l	t 1	v2	t 2	v3	t 3
X° =0101	X° =0101	X° =0101	X° =0101	X° =0101	X° =0101	X° =0101	X ^p =0101
. (1)	(9)	(17)	(25)	(33)	(41)	(49)	(57)
w3	u0	w0	u1	w1	u2	w2	u3
X ⁷ =0111	X ² =0111	X ⁷ =0111	X' =0111	X' =0111	X' =0111	X ⁷ =0111	X ⁷ =0111
(2)	(10)	(18)	(26)	(34)	(42)	(50)	(58)
a 3	e 3	a0	e0	a 1	e 1	a.2	e 2
1=0001	X° =0101	X ⁶ =1111	X°=0101	1=0001	X° =0101	1=0001	X° =0101
(3)	(11)	(19)	(27)	(35)	(43)	(51)	(59)
b 2	f 3	b3	f 0	b0	f 1	b1	f 2
X ¹⁴ =1100	1=0001	X ⁶ =1111	X° =1111	X° =1111	X ^{1 2} =0011	X* =1111	X ¹² =0011
(4)	(12)	(20)	(28)	(36)	(44)	(52)	(60)
c2	g2	c 3	g3	c0	g0	c1	g1
X' =0111	1=0001	<u>0=0000</u>	1=0001	X' =0111	1=0001	X' =0111	1=0001
(5)	(13)	(21)	(29)	(37)	(45)	(53)	(61)
d 1	h 2	d 2	h3	d3	h 0	d 0	h 1
X ¹ °=1010	X ^a =1000	0=0000	0=0000	O=0000	X ³ =1000	0=0000	X ³ =1000
(6)	(14)	(22)	(30)	(38)	(46)	(54)	(62)
p 1	r 1	p 2	r 2	p3	r3	p0	r 0
X ⁴ =1001	X ⁴ =1001	X ⁴ =1001	X ⁴ =1001	X ⁴ =1001	X ⁴ =1001	X ⁴ =1001	X ⁴ =1001
(7)	(15)	(23)	(31)	(39)	(47)	(55)	(63)
- q0	s 1	q1	s 2	q2	s 3	q3	s 0
0=0000	X ¹ 3=0110	0=0000	X' = 0110	0=0000	X ¹³ =0110	0=0000	X ¹³ =0110

即ち、内部メモリA151には、8行、8列のマトリックス番地が設けられており、表3のa,b,c……p,qの文字は、受信データの1語を示し、添付番号0~3は1から4回までの繰り返しで受信したデータ1語を示す。文字の上の(番号)は、メモリ番地を示している。【0113】各データの有する値はGF(24)(2進数4ビット)の様式のディジタル数及びXのべき数で表現されている。

【0114】 最初の受信データは1語ごとに受信順序に応じて、0番地へ記憶し、1番地から8番地を飛び越し9番地へ記憶し、次も10番地から17番地を飛び越して18というように順次繰り返し最終的に、27、36……と63番地と対角線上の番地に記憶されていく。言い換えれば、繰り返し第1回目の受信データは、v0, u0, a0, f0………s0で表すとおり、1行目0番地v0から開始し、対角線上の9、18、27~63番地s0の第1データ・ブロックを形成する

【0115】次に1行目8番地 t 0へ跳び、対角線上の 17,26、35~62番地 r 0と、最終番地 q 0が1列、 目の7番地に記憶され第2データ・ブロックを形成す る。

【0116】繰り返し第2回目の受信データは、v1,

u1, a1, f1………で表すとおり、1行目16番地 30 v1から開始し、対角線上の25, 34~61番地h1 と、1列目6番地p1へ跳び、15番地s1へ進み第1デ ータ・ブロックを形成する。

【0117】次に1行目24番地 t1へ跳び、対角線上33,42……60番地g1と、1列目5番地d1へ跳び対角線上の14,23番地のq1と進み、第2データ・ブロックを形成する。

【0118】繰り返し第3回目の受信データは、v2, u2, a2, f2……で表すとおり、1行目32番地 v2から開始し、対角線上の41,50,59番地f2 と、1列目4番地c2へ跳び、対角線上13,22,3 1番地s2と並び第1データ・ブロックを形成する。次に1列目の40番地t2の対角線上49,58番地e2と 並び、1列目3番地b2へ跳び対角線上の3,12,2 1,30,39番地q2と進み、第2データ・ブロックを形成する。

【01194】繰り返し第4回目の受信データは、v3, u3, a3, f3……で表すとおり、1行目48番地 v3から開始し、57番地と進み、1行目2番地へ跳 び、対角線11,20……47番地s3と進み第1デー タ・プロックを形成する。次に1行目56番地t3から

-13-

1列目1番地w3〜跳び、対角線上の10, 19, …… …55番地q3と進み第2データ・プロックを形成する。以上の結果、メモリA151のデータの記憶配列には次の特徴がでてくる。

【0120】(1) メモリの各列は、1単位のデータ・ブロックを構成する。無作為に選んだ偶数列(2, 4, 6, 8列)と奇数列(1, 3, 5, 7列)で1単位の伝送メッセージを構成する。

【0121】(2)各奇数列及び各偶数列は同一のデータが配列される。従って、誤りがなければ、これらのデ 10 ータ値は相互に等しい。また、誤りがなければ、各列の排他論理和は0となる。受信機で検出されたブロック・データは、一旦メモリに記憶された後、誤り検出部において、一次及び二次パリティのそれぞれについて、データ処理部の評価を受けエラー・シンドローム演算(HWーXOR&XOR)を実行し、データの誤り距離の判定による真値推定を行う。その結果をメモリCに記憶していく。/

【 0 1 2 2 】 図 6 のメモリ B 1 5 2 には、シンドローム 演算のため、次のハミング重みが事前に記憶されてい る。

[0123] X^7 (0111), X^6 (1111), X^6 (1011), X^4 (1001), X^3 (1000), X^2 (0100), X^1 (0010), 1 (0001)

制御部140からの指令で、受信データはバッファ・レジスタA153を経由して誤り検出部160へ伝達される。同様に、メモリB152にストアされているハミング重みは関連データに同期して読み出され、バッファ・レジスタB154を経由して誤り検出部160へ伝達される。

【0¹24】図7は、図6に示す受信機の誤り検出部160の詳細ブロック図で、この誤り検出部160は、図3に示す送信機のRS符号化器70とほぼ同様な構成及び機能を有しているが、受信機の誤り検出部160は、A及びBチャンネルの2回路を構成している。

【0125】 Aチャンネルは、乗算器161、排他論理和回路A(XOR)162、ラッチA163から構成され、ハミング重みを付加したシンドローム排他論理和演

*【0126】受信データの一次及び二次のパリティによる誤り検出のため、データを読み出し、エラー・シンドローム演算を実行する回数を添次iを付して表すと、以下に述べる式12及び式13に示すマトリックス演算による誤り判定パリティの値(Eqi、Esi)及び(Eui、Ewi)のエラーシンドローム演算を実行している。即ち、Aチャンネルは第1及び第2データ・ブロックに対してハミング重みを付加したシンドローム演算(HW-XOR)を一次及び二次パリティについて実行している。/

26

【0127】 Bチャンネルは排他論理和演算回路 B16 4及びラッチ B165から構成され、式12及び13に示すマトリックス演算(Epi、Eri)及び(Eti、Evi)のシンドローム排他論理和演算を実行している。即ち、第1及び第2データ・ブロックに対してハミング重さを付加しないエラー・シンドローム演算(XOR)を一次及び二次パリティについて実行している。【0128】送信データの信号(A, B……, D)(E, F……, H)、一次パリティ(P, Q)(R, S)及び二次パリティ(T, U)(V, W)に対応した受信信号をそれぞれ(a, b, c, d)(e, f, g, b)

受信信号をそれぞれ (a, b, c, d) (e, f, g, h)、一次パリティ・エラー・シンドロームを (E p i, E q i) (E r i, E s i) 及び二次エラー・パリティ・シンドロームを (E t i, E u i) (E v i, E w i) とすれば、次の演算マトリックスによって、第1及び第2データ・ブロックに関する一次パリティ・シンドローム演算マトリックスを実行する。 (添字 i = 1~4を示す。)

同様に二次パリティ・エラー・シンドローム演算マトリックスを実行する。

[0129]

【数13】

受信データ・ブロックのハミング付加のエラー・シンドローム演算を実行する排他論理回路(HW-XOR)A チャネルとエラー・シンドローム演算を実行する排他論 理回路 (XOR) Bチャネルから構成され、一次及び二 次パリティについて誤り信号検出及び真値推定を実行す

【0130】図7において、割算器166は、誤りデータ及びハミング距離(受信データの誤り変位量)を判定し、真値の送信データを推定するため、A及びBチャネルの演算結果から、Eq/Ep, Es/Er, Eu/Et及びEv/Ewの値をデータのメモリC170及びデータ処理部155(図6)へ送るための割り算演算を実行している。

【0131】受信データ、一次・二次パリティのエラー・シンドロームの演算結果は、一旦メモリC170に記憶されるが、表3及び表4に示すシンドローム評価表が*10

*データ処理部155に記憶されており、誤り検出の論理 評価が繰り返され、メモリC170のデータ値は、逐次 真値に改正され記憶されていく。ここで、受信機の機能 を実施の形態を数値モデルによって具体的に説明する。 【0132】送信機から発信した伝送データが受信機で

28

大の表6の順序で受信され、信号処理部150のメモリA151に次表のように誤りを含むデータが記憶されたとする。

[01/33]

【表 6 】

.. 繰り返し受信データの誤り表(例題)

発信データ (真値)	X a	บ X '	A 1	F X ¹²	C X'	X3 H	P X4	S X 18
第1回発信(0)	X°	X۲	Χø	Χ°	Χ'	X a	X4	X 13
第2回発信(1)	X °	X۲	1	Xıs	Χ ⁷	X.ª	X.	X 13
第3回発信(2)	Х°	x'	1	Xıs	Χ'	Х³	X4	X 13
第4回発信(3)	Χ°	χ,	1	1	0	0	X4	Х 13
発信データ(真値)	T X°	W X'	E X°	B Xª	G 1	0 D	R X4	Q 0
第1回発信(0)	Хª	Χ'	X*	Χ°	1	X 10	X4	0
第2回発信(1)	Χa	x'	X.	X14	1	0	X4	0
第3回発信(2)	Χa	Χ'	X٠	Χø	1	0	X4	0
第4回発信(3)	Хв	Χ¹	x,	X ⁵	. 1	0	χ4	0

【O 1 3 4】図6のメモリA 1 5 1 において、表 3 に示すとおりの配列で記憶された受信データは、制御部 1 4 0 からの指令で、第 1 列 2 番地から下方へ a 3 (1), b 2 (X¹⁴), c 2 (X⁷), d 1 (X¹⁰), p 1 (X⁴)及 40 び q 0 (0)が読み出され、バッファ・レジスタA 1 5 3 を経由し誤り検出部 1 6 0 へ伝達される。

【0135】この動作に同期して、メモリB152にロードされているハミング重さ(X^5 ; X^4 , X^3 , X^2 , X^4 , 1, 1) も読み出され、バッファ・レジスタB154を経由して両者とも当該データ値と同期しながら誤り検出部 160へ伝達される。

【0136】図7で既に説明した2つの演算チャネルA 及びBによって、第1データ・ブロックについて、次に 示すエラーシンドローム演算式14を実行し、一次パリ ティ・シンドロームEp1及びEq1が計算され、その結果は、メモリС170に記憶される。引き続き、第2列10番地から下方の15番地までのデータe3 (X^9) f3 (1) , g2 (1) , h2 (X^3) , r1 (X^4) 及びs1 (X^{13}) が読み出され、ハミング重さの出力と同期し、第2データ・ブロックについても同様に一次パリティ・エラー・シンドロームEr1及びe81が計算され、その

【0137】この様に、これらの演算は継続して、各データ・ブロック3行目18~23番地,4行目26~31番地,5行目34~39番地,6行目42~47実行,7行目50~55,8行目58~63番地まで実行され、Epi,Eqi,Eri,Esi,(i=1~4)の第1及び第2データ・ブロックに関する一次パリティ・シンドロームの演算を完了するまで続行する。

結果は、メモリC170に記憶される。/

【0138】以上の演算をマトリックスで示せば次のとおりである。(数式14の数字の下線は誤りデータ示す。)

【数14】

```
30
      29
Epl Erl Ep2 Er2 Ep3 Er3 Ep4 Er4
Eq1 Esi Eq2 Es2 Eq3 Es3 Eq4 Es4
                                 a0
                                                  a 2
                        а3
                             e0
                                    e0
                                          a l
                                             e l
                                         bO f1
                             f 3
                                 b3
                                     <u>f</u> 0
                                         c0 g0
                        c2
                                 c3
                                      g3
                                                 cl gl
                        <u>d</u> 1
                            h 2
                                 <u>d</u>2
                                     <u>h</u>3
                                         d3 h0
                                                  dO h1
                                         p3 r3
                                 p2
                                                  p0 r0
                        p 1
                            r 1
                                    r 2
  X 2 X 4 X 3 X 5 X
                        q0
                             s 1
                                     s2
                                         q2 s3
                                                 0a 6p
                                 ql
                                 X^{e} X^{p}
                                         X 6 X 12 X 6 X 12
                                  X a X a
                                         X 7 1
                         ΧŢ
                                  0
                                    1
                             1
                                         0 X<sub>3</sub> 0 X<sub>3</sub>
                        X to X 3
                                  0 0
                                 X4 X4 X4 X4 X4 X4
                                     X 13 0
```

* [0139] 一次パリティ・シンドロームの演算結果は、次のとおり となる。

> E p 3 = 0E p 4 = 0 $E p 1 = X^4$ $E p 2 = X^4$ E q 3 = 0E q 4 = 0E q 1 = 1 $E q 2 = X^{14}$ E r 3 = 0Er4=0E r 1 = X $E r 2 = X^2$ E s $2 = X^{12}$ $E \ s \ 3 = 0$ Es4=0E s $1 = X^5$

よって、パリティの評価値は次のとおりである。

[0140]

 $EQ1 = Eq1/Ep1 = X^{11}$, $EQ2=Eq2/Ep2=X^{10}$, $ES1=Es1/Er1=X^4$,

EQ3 = 0, EQ4 = 0 , $E S2 = E s 2 / E r 2 = X^{10}$, ES3=0,

ES4=0

[0141]

【表 5 】送信データは、パリティ・シンドローム演算の

【表7】

評価値表4及び表5から表7の結果を得る。

【表4】

データ・ブロック	評価判定値	結 果(表4,表5を参照)
1	EQ1=X!	X ¹¹ >X ⁶ であるため、誤り語が2語以上あり、 それらの語の真値は判定不能。
2	ES1=X4	X ⁴ <x<sup>6 であるので f 3 1語誤り、 その真値は、F = 1 + X = X¹²</x<sup>
. 3	EQ2=X10	X'º>Xº であるため、誤り語が2語以上あり、 それらの語の真値は判定不能。
4	ES2=X10	X'º>X⁵であるため、誤り語が2語以上あり、 それらの語の真値は判定不能。
. 5	EQ3=0	誤り語なし。
6	ES3=0	誤り語なし。
7	EQ4=0	誤り語なし。
8	ES4=0	誤り語なし.

以上の分析結果からデータ・ブロック (5及び6) 又は (7及び8) から次の真値データを得る。

[0142] al=1 (0001), b0=X⁶ (111)1), $c0=X^7$ (0111), d3=0 (0000), $e1=X^{9}$ (0101), $f1=X^{12}$ (0011), g0=1 (0001), $h0=X^3$ (1000)一次パリティの値は、次のとおりである。

[0143]

 $p3=X^4$ (1000), $r3=X^4$ (1001) q2=0 (0000), $s3=X^{13}$ (0110) これらの結果がメモリC170に記憶され、又は、受信 機出力として読み込まれる。

【0144】以上の結果で示すとおり、一次のパリティ のエラー・シンドローム評価値EQn及びESnが、4 回の演算結果のうち、1単位データ・ブロックでも0が 得られれば、全ての構成データを正しく解読することが できるので、その時点で、誤り検出の作業が終了したと いってもよい。/

【0145】しかし、一次パリティのエラー・シンドロ ーム評価値EQn及びESnがX6以上となった場合 は、このデータ・ブロック中に2語以上の誤りがあり判 定不能となる。この場合は、他の共通する3組のデータ ・ブロックから評価値EQn及びESnが0なるデータ ・ブロックを探索する必要がある。全てのデータ・ブロ ックの評価値EQn及びESnがX6以上となった場合 は、二次パリティのエラー・シンドローム演算につい て、調査する必要が生じてくる。

【0146】以後、同じ入力データを使用して、二次パ リティのエラー・シンドローム演算処理について説明す

【0147】信号処理部150のメモリA151に入力 されたデータは、表 3 のメモリ配列のとおり記憶されて 50 0, u0を末尾に移行しe3, b2, g1, d0, r3, q2、

いるが、次の要領で読み出される。

【0148】第1データ・ブロックの読み出は、第1列 0番地から1、2番地のv0、w3、a3が読み出され、 第8列59番地に跳び、下降斜線上52,45,……3 1番地のf2, c1, h0, p3, s2を読み出し第1デー タ・ブロックを形成する。

32

【0149】これらは、一次パリティのエラー・シンド ローム評価演算処理と同様に、バッファ・レジスタAに 伝達されるが、データの処理順序の変更を行う。即ち、 1列0及び1番地にあって最初に読み出しデータ v0, w3をデータ・ブロックの末尾におき、a3, f2, c1, h0, p3, s2, v0, w3の順に置き換え、この順序に 従ってデータは誤り検出部160へ伝達される。/

【0150】一方メモリB152においては、データ読 み出しに同期して、メモリB152にロードされている ハミング重みX⁷, X⁶, X⁵, X⁴, X³, X², X¹, 1 が読み出され、バッファ・レジスタB154を経由し て、出力順序に従って、誤り検出部160に伝達され

【0151】誤り検出部160においては、図7の排他 論理和演算 (XOR) によって、A及びBの2チャンネ ルの働きで、マトリックス演算式15に示す二次パリテ ィのエラー・シンドローム演算処理が実行され、その結 果がメモリC170に記憶される。

【0152】第2データ・ブロックの読み出しは、表3 に示すメモリ配列において、第2列8~10番地 t0, u0、e3が読み出され、1列目3番地へ跳びb2を読み 出し、次に8列目60番地に移動し、下降斜線上の5 3, 46, 39番地のデータg1, d0, r3, q2を読み 出す。ノ

【0/153】バッファ・レジスタAで先頭2データt

t0, u0の順序で誤り検出部160へ伝達される。 【0154】第1データ・ブロックと同様な信号処理が なされる。

【0155】第3データ・ブロック読み出しは、第3列 16番地から18番地、下降線上11及び4番地、次に 第8列目61へ跳び、下降線上の54,47番地のv 1,w0,a0,f3,c2,h1,p0,s3を読み出し、v 1,w0を末尾に変更し誤り検出部160へ伝達される。 【0156】第4データ・ブロック読み出しは、第4列 24番地から下降斜線上の25,26番地から下降斜線 10 上の19,12,5番地、次に第8列目62番地に移行 して、その下降斜線上の55番地のデータt1,u1、e 0、b3、g2、d1及びr0、q3を読み出す。

【0157】以上の要領で第5、第6、第7及び第8の*

*データ・ブロック読み出し、データをバッファ・レジスタAに送り、ここで、先頭の2データを末尾に移行してデータ・ブロックを形成して、当該ハミング重みと同期させ、二次パリティ・シンドローム演算を誤り検出部160で実行する。

34

【0158】一次パリティのエラー・シンドローム演算の場合と同様に、二次パリティのエラー・シンドローム演算誤差をEti, Eui, Evi及びEwi(添字iは読み出しデータ・ブロックの処理順序を示す。)とすれば、二次パリティのエラー・シンドローム演算は、次のマトリックスで一括して示すことができる。

【0159】 【数15】

Et1 Ev! Et2 Ev2 Et3 Ev3 Et4 Ev4

Eul Ewl Eu2 Ew2 Eu3 Ew3 Eu4 Ew4

以上の演算によって、次のとおり二次パリティの評価結 【0160】 果を得る。

> 第2データ・ブロック 第1データ・ブロック $E v 1 = X^{12}$ $E t 1 \cdot = 0$ $Ew1 = X^3$ Eu1 = 0EU1=0 $EW1 = X^3 / X^{12} = X^6$ 第4データ・ブロック 第3データ・ブロック $E t2 = X^{14}$ $E v 2 = X^{10}$ $Eu2 = X^{13}$ $E w2 = X^{14}$ $EW2 = X^{14} / X^{10} = X^{4}$ $EU2 = X^{13} / X^{14} = X^{14}$

第6データ・ブロック 第5データ・ブロック E t3 = X⁵E v3 = 0 $Eu3 = X^3$ Ew3 = 0 $EU3 = X^3 / X^5 = X^{13}$ E M 3 = 0第7データ・プロック 第8データ・ブロック $E t4 = X^3$ E v4 = 0Eu4 = X⁷Ew4 = 0 $EU4 = X^{7} / X^{3} = X^{4}$ EW4=0

次に表3を照合して、誤り分析を行うことができる。結 *【0161】 果を先に示すと次の表のとおりである。 *10 【表8】

データ・ブロック	評価判定值	結 果
1	EU1=0	誤り語なし.
· 2	EW 1 = X.º	b 2 語に誤り、真値 B は、 B=X ¹⁴ +X ¹² =X ⁸
3	EU2=X14	X '^> X' であるため、誤り語が2語以上あり、 それらの語の真値は判定不能。
4	EW2=X4	d l 語に誤り、真値 D は、 D=X ¹⁰ +X ¹⁰ =O
5 .	EU3=X'	X ¹³ >X ¹ であるため、誤り語が2語以上あり、 それらの語の真値は判定不能。
6	EW3=0	誤り語なし.
7	EU4=X4	h 3 語に誤り、真値 H は、 H=O+X³=X³
8	EW4=0	誤り語なし.

(a) EU1、EW3及びEW4の値が0であるから、第1、第6及び第8データ・ブロックに誤りデータは存在しない。従って、一次パリティの場合と同様に、データ真値は、誤り評価値を0とする次のデータ・ブロックの構成データが真値である。結果は、一次パリティと同じ値を得る。

[0162]EU1=EW3=EW4=0

(b) EW1= X^6 であるから、第2データ・ブロックb2データに誤りがあり、その真値は、B2= $X^{14}+X^{12}$ = X^6 である。

【0163】同様に、 $EW2=X^4$ であるから、第4データ・ブロック d1データに誤りがあり、その真値は、 $D2=X^{10}+X^{10}=0$ である。

【0164】また、 $EU4 \stackrel{\ell}{=} X4$ であるから、第7データ・ブロックh3データに誤りがあり、その真値は、H3 = 0 + X3 = X3である。

【0165】(c) EU2=X14であるから第3データ・ブロックに、同様に、EU3=X13であるから第5データ・ブロックに、それぞれデータに誤りがあることが 判る。/

【0166】いずれも、Xnの最大指数値nが7を超過

り するため、2 語以上の誤りがあることは検出できるが、その誤り値は求められない。二次パリティのエラー・シンドローム演算値がX8以上の場合は、当該データ・ブロックに2 語以上の誤りがあることを意味し、誤りデータの検出、真値推定に関する問題については、他の共通データ・ブロックEU1 又はEU4において全構成データが検出又は判定可能であることから解決することができる。

【0167】受信時の誤り判定に使用するエラー・シンドローム演算式のデータの組み合わせは、伝送データ・ 40 ブロックの繰り返し順番に関わりがなく、データ構成順序が送信のパリティ決定時のシンドローム演算と同じ順序であればよい。従って、図6に示すメモリA151の記憶状態を示した表3のマトリックスにおいて、同一列の奇数行(偶数行)データは、どの番地の語を選択して、組み合わせたデータ・ブロックを作成し、エラー・シンドローム演算を実行してもよい。

【0168】その排他論理和演算(XOR)が0になれば、当該構成データに誤りが存在しない。本発明に係る水中データ伝送における誤り検出・訂正方法は、以上の(a)(b)(c)の結果から2語以上の誤り語が1伝

-19-

送単位に含まれていてもその誤りのデータを確実に検出 し求めたハミング距離に基づいてその誤りを訂正するこ とができる。

[0169]

【発明の効果】以上説明した本発明に係る誤り検出及び 訂正方法によれば、1伝送メッセージに、バースト誤り 等の複数のデータの誤りがあっても、シンドローム排他 論理和演算(XOR)及びシンドローム・ハミング重さ 排他論理和演算(HW-XOR)の連立方程式が成立 し、エラー・シンドローム演算をすることができ、どの 10 語に誤りが生じているのかを確実に判定することができ

【0170】さらに誤りデータの真値を求め、算出した ハミング距離に基づいて誤りを自動的に訂正できる効果 がなる。

【0171】特に、深海での海洋資源調査、地殻変動調査など人が立ち入ることが困難な海域での無人自動計測やロボット計測による送信データなどについては、受信信号の人為的な再確認の必要がなくなり、自動計測等の確実性及び信頼性が極めて向上することができる効果が 20 ある。

【図面の簡単な説明】

【図1】本発明の実施の形態に係る送信機における信号 処理部の構成を示す概要図である。

【図2】図1の構成器RS符号化器Aのブロック図である。

【図3】図1の構成器RS符号化器Bのブロック図であっ る。

【図4】本発明の実施の形態に係る送信機における周波 数変調部及び送信部をの構成図である。

【図5】本発明の実施の形態に係る受信機における周波 数弁別器及び信号処理部に関する受信データ・ブロック の信号判定のためのシンドローム演算の機能を説明する ための説明図である。

【図 6 】図 5 の受信機の信号処理部の動作説明図である。

【図7】図6構成器の誤り検出部の動作説明図である。 【符号の説明】

- 10 センサ
- 20 A/D変換器
- 30 制御器
- 41 メモリA

- 42 メモリB
- 43 パッファ・レジスタA

- 44 パッファ・レジスタB
- 50 RS符号化器A
- 51 乗算器
- 52 排他論理和器 (XOR)
- 53 ラッチ
- 60 メモリC
- 61 パッファ・レジスタC
- 10 62 メモリD
 - 63 パッファ・レジスタD
 - 70 RS符号化器B
 - 71 ゲート回路
 - 72 乗算器
 - 73 排他論理和器 (XOR)
 - 74 ラッチ
 - 75 メモリE
 - 76 パッファ・レジスタE
 - 80 周波数変調器
- 20 81a 周波数発信器F1
 - 81b 周波数発信器F2
 - 82 増幅器
 - 83 送波器
 - 100 受波器
 - 110 増幅器
 - 120 周波数弁別器
 - 130 同期信号発生器
 - 140 制御器
 - 150 信号処理部
 - 151 メモリA
 - 152 メモリB
 - 153 バッファ・レジスタA
 - 154 バッファ・レジスタB
 - 155 データ処理部
 - 160 誤り検出部
 - 161 乗算器
 - 162 排他論理和器 (XOR) A
 - 163 ラッチA
 - 164 排他論理和器 (XOR) B
- 40 165 ラッチB
 - 166 割算器
 - 170 メモリC

